

【募集】 東京大学大規模集積システム設計教育研究センター (VDEC) 助教公募

概要

本センターは東京大学に設置された、国公立大学および高専での VLSI 設計教育の高度化を実践的に推進する研究センターで、所属の教員の最先端の研究を通して教育の高度化を図ることを目指しています。本公募は VDEC の活動を最大限活用した最先端の研究を担っていただく人材を公募するもので、同時に東京大学工学系研究科電気系工学専攻における学生実験等学生指導にも携わっていただきます。

勤務先

東京大学大規模集積システム設計教育研究センター
113-0032 東京都文京区弥生 2-11-16
東京大学武田先端知ビル

採用予定日および任期

2019 年 1 月 1 日以降早い時期の着任を想定ただし相談に応じる
任期は当初採用期日より 5 年とし、5 年目に研究成果の審査に基づく無期雇用への雇用形態の変更を可とする。

職種および採用予定数

助教 1 名

勤務形態

常勤

就業関係

- ・ 試用期間：採用日された日から 6 か月間。
- ・ 休日：土曜日、日曜日、祝日、年末年始（12 月 29 日～1 月 3 日）
- ・ 加入保険：文部科学省共済組合、雇用保険に加入。
- ・ 募集者名称：国立大学法人東京大学

研究分野

大規模集積回路設計工学の諸分野、特にセキュアハードウェア実装もしくはセンサーインターフェース回路のデジタル・ミックスシグナル LSI・システム設計に関する分野

応募資格

- ・ 博士の学位を有すること
- ・ 上記の研究分野を専門とし、意欲を持って研究に取り組めること
- ・ 研究室の学生の研究指導に積極的に取り組めること
- ・ 上記の本センターの活動に積極的に参画できること

なお、採用にあたっては、研究実績に加え

- ・最先端のデジタル・ミックスシグナル LSI 設計・試作・評価経験
- ・Linux を中心とする計算機の運用管理経験
- ・最新の EDA ツールの利用・管理経験

も重視する。

応募期限

2018 年 11 月 30 日（金）必着

なお応募状況によっては期限以前に締め切る場合もある。

応募書類

- ① 履歴書（写真添付、現住所、連絡先（電話番号、電子メールアドレスを含む）、受賞歴）
- ② 研究業績目録（原著論文、特許等）
- ③ 主要論文別刷り（5 編以内、各一部）
- ④ これまでの研究概要、将来の研究展望（A4 用紙 4 枚以内）1 通
- ⑤ 所見を求めうる 2 名の方の氏名と連絡先、あるいは推薦状（密封のこと）

なお、提出書類は返却しませんのでご承知ください。

応募書類送付先

113-0032 東京都文京区弥生 2-11-16（東京大学武田先端知ビル）

東京大学大規模集積システム設計教育研究センター（VDEC）

センター長室気付（助教選考委員会）

（注意）応募の際には封筒に「VDEC 助教応募書類」と朱書の上、簡易書留で郵送してください。

選考方法

書類審査および面接

問い合わせ連絡先

（書面または電子メールでお願いします。電話での問い合わせはご遠慮ください）

東京大学大規模集積システム設計教育研究センター（VDEC）センター長室

FAX 03 5841 8910

secretary@vdec.u-tokyo.ac.jp